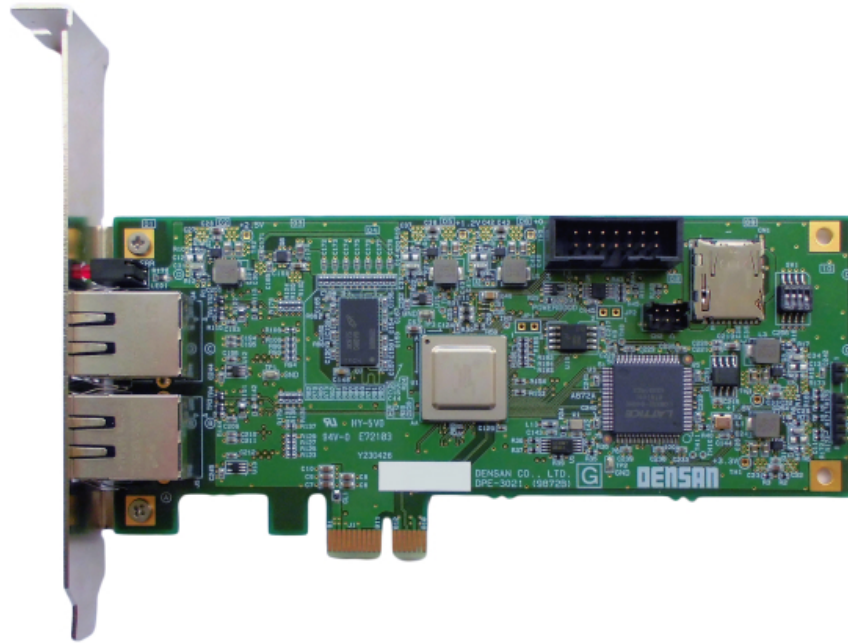


DPE-3021

PCIe EtherCATマスターボード



About

EtherCATマスタ通信機能を持つPCI Expressボードです。コントローラにはTexas Instruments製のAM6442 Sitaraプロセッサを使用し、EtherCATマスタプロトコルスタックは、acontis製のEC-Masterを使用します。

製品特長

コントローラ Texas Instrument製 AM6442 Sitaraプロセッサ

マスタプロトコルスタックacontis製EC-Masterを採用

Master Class A 準拠

高速同期動作が必要な制御システム向け

Ethernet RJ-45 ×2ポート

DPE-3021

項目	内容	
EtherCAT	マスタプロトコル	EC-Master(acontis製)
	スタック	EC-Master(acontis製)
	マスタクラス	Master Class A 準拠
	スレーブ最大数	65,535
	Feature Pack	ケーブル冗長性、ホットコネクタ(別途ライセンス契約による)
	更新周期(目標*)	100 us to 10 ms
CPU	デバイス	AM6442BSEFHAALV(TI製)
	電源電圧(コア)	0.85V
	コアクロック	800 MHz(Arm A53 microprocessor)
	コアクロック	800 MHz(Arm R5F MCU)
DDR4	デバイス	MT40A512M16LY-062E:IT(Micron製)
	搭載メモリ	1GByte
	動作クロック	800 MHz
	データバス幅	16 bit
SPI Flash	デバイス	MT25QL128ABA1ESE-0SIT(Micron製)
	サイズ	16MB
micro SD I/F	コントローラ	AM6442内蔵 MMCSD Host Controller
	コネクタ(ソケット)	DM3AT-SF-PEJM5(HRS製)
	規格	SDHC
Ethernet I/F	コントローラ	AM6442内蔵 PRU-ICSSG/CPSW3G subsystem
	デバイス	DP83822I(TI製)
	ポート数	2
	伝送形式	100BASE-TX, 10BASE-T
	コネクタ	LPJ0011ABNL(LINK-PP製)
PCIe	コントローラ	AM6442内蔵 PCIe subsystem module with SerDes line
	規格	Gen1
		PCI Express Base Specification Revision 1.0a 準拠
		PCI Express Card Electromechanical Specification Revision 1.1 準拠
	リンク	x1 lane(2.5Gbps/lane)

DPE-3021

項目	内容	
CPLD	デバイス	LCMX02-640HC-6TG100I(Lattice製)
EEPROM	デバイス	BR24G04FVM-3(Rohm製)
	容量	4Kbit
仮想COMポート	コントローラ	AM6442内蔵 UART(MAIN domain)
(Debug用)	コネクタ	A3A-8PA-2SV(71)(HRS製)
機械的仕様	形状	Low Profile/Standard Height両対応
	寸法	高さ68.9 mm×奥行148 mm×幅14 mm
	重量	76g(パネルを含めた重さ)
	基板材質	FR-4, t = 1.6
電氣的仕様	電源	+12VDC ±8%
	消費電流	0.5A(max), 120mA(CPU idle時)
環境仕様	動作温度	0~+55°C
	動作湿度	25~90%(結露なきこと)
安全性	備考	電源にはヒューズを入れて、焼損事故を防ぐ
その他	RoHS指令	すべての部材でRoHS指令適合品を使用

株式会社 電産

東京営業所

〒168-0074 東京都杉並区上高井戸1-25-16
TEL:03-3329-3871 FAX:03-3329-9266

大阪営業所

〒532-0011 大阪府大阪市淀川区西中島3-23-16
TEL:06-6770-9690 FAX:06-6770-9698

<https://www.densan.co.jp>

*記載されている会社名、商標名は各社の商標または登録商標です。
*この資料は2024年6月の発行です。なお、仕様その他は予告なしに変更することがございます。